



# 第34屆

# 超大型積體電路設計暨 計算機輔助設計技術研討會

## The 34<sup>th</sup> VLSI Design/CAD Symposium

主題 Theme **Data-Centric Computing**

2023 高雄義大  
8.1~4 皇家酒店

### 議程委員 (依姓氏筆畫順序)

丁信文	施信毓	陳勇志	廖育德
方劭云	洪振傑	陳厚銘	管延城
王俊堯	范志鵬	陳建中	劉一字
江介宏	范育成	陳春僥	劉宗德
江衍忠	夏勤	陳柏宏	劉建男
何宗易	翁峻鴻	陳盈如	劉靖家
吳志峰	高少谷	陳景然	蔡佩璇
吳崇賓	張順志	陳朝烈	蔡宗亨
呂仁碩	張裕鑫	陳筱青	鄭光偉
李大輝	梁新聰	彭朋瑞	鄭湘筠
李宇軒	盛鐸	彭盛裕	鄭維凱
李佩君	郭可驥	溫宏斌	盧奕璋
李進福	郭建宏	湯松年	賴以威
阮聖彰	郭建男	黃育賢	賴伯承
林光浩	陳元賀	黃宗柱	謝東佑
林忠緯	陳世綸	黃俊郎	謝秉璇
林承鴻	陳聿廣	黃柏蒼	鍾勇輝
林柏宏	陳宏明	黃崇禧	簡俊超
林英超	陳坤志	黃朝宗	魏一勤
林榮彬	陳信樹	黃稚存	羅有龍
林鴻文	陳冠宏	楊家驥	

第34屆超大型積體電路設計暨計算機輔助設計技術研討會(VLSI Design/CAD Symposium) 謹訂於2023年8月1日至4日假高雄義大皇家酒店舉行。

本屆大會主題為「Data-Centric Computing」，依研究主題分為四大領域24個子領域，公開徵求各界稿件。除了口頭/海報論文發表及短期課程外，大會將邀請多位產學界菁英聚焦於Data-Centric運算之智慧應用與創新技術進行專題演講。同時亦安排一系列前瞻設計與量測技術論壇、學術與職涯規劃座談會及各項動態展示等活動。

### 論文投稿主題

投稿截止日期 **2023 5.15**

論文接受通知 **2023 6.20**

獲選 Best Papers 將推薦至 IJEE Special Issue

### Analog & RF

- Analog Circuits and Sensor Interfaces
- Data Converters
- Power Electronic Circuits and Systems
- PLLs/DLLs and Wireline Transceivers
- RF/mm-Wave Circuits and Wireless Transceivers
- Imagers, Displays, Memory, MEMs and Biomedical Circuits

### EDA & Testing

- DFT and Fault Modeling
- Mixed-Signal/RF/Memory/MEMS Test
- SiP/SOC Test/Reliability and Security
- System and Logic Level Modeling/Synthesis/Optimization/Verification
- Physical-Level Synthesis/Optimization/Verification
- Timing/Power/Thermal Modeling/Analysis/Optimization and DFM
- CAD/Testing for Emerging Technologies

### Digital & System

- Low-Power Logic, Arithmetic Circuits, and Hardware Security
- Multi-core Systems, Network on Chip, and Embedded SOC Systems
- Baseband Signal Processing ICs, Communication & AIoT Systems
- Artificial Intelligence Circuits and Systems, Neuromorphic Hardware
- Digital Signal Processing ICs, Image/Visual & Multimedia Systems
- Biomedical, Bioinformatics, Biometrics, and Healthcare Systems

### Emerging Technology

- Automotive Electronics/Systems
- Edge and Cloud Computing
- Lab-on-a-Chip
- B5G and Satellite Communications
- Quantum Computing Circuits and Systems

### 大會組織

榮譽主席：周景揚  
 大會主席：李進福  
 議程主席：蔡佩芸、黃世旭、張鴻堃  
 總務主席：陳聿廣  
 出版主席：蔡宗漢  
 公關主席：鄭國興  
 註冊主席：陳聿廣  
 活動主席：薛木添  
 課程主席：鄭維凱  
 大會秘書：徐藝菁、李孟臻

### 指導委員會 (依姓氏筆畫順序)

主席：陳巍仁教授 臺灣積體電路設計學會  
 委員：吳安宇教授 臺灣大學電機系  
 吳誠文教授 清華大學電機系  
 謝明得教授 成功大學電機系  
 周世傑教授 交通大學電機系  
 徐爵民教授 清華大學資工系  
 張振豪教授 中興大學電機系  
 關志達教授 臺灣大學電機系

### 主辦及贊助單位

主辦單位：臺灣積體電路設計學會(TICD)  
 指導單位：教育部資訊及科技教育司  
 承辦單位：國立中央大學電機系  
 協辦單位：中央研究院資訊科技創新研究中心  
 國科會工程處工程科技推展中心  
 財團法人工業技術研究院  
 國研院台灣半導體研究中心  
 教育部智慧晶片系統整合推動聯盟



2023.vlsicad.org